

하나의 Button과 세개의 Lamp가 있다. Push Button을 누를때마다 다음 그림과 같이 Lamp가 켜지고 꺼지게 하자.

The diagram illustrates the conversion of a 3-input OR gate to a 3-input AND gate using De Morgan's theorem. On the left, a 3-input OR gate is shown with inputs L1, L2, and L3, and output L4. On the right, the equivalent AND gate implementation is shown using three inverters (P, I, I) and three relays (M91, M401, M402, M403) connected in series to output L4.

30-1. 시간에 따른 순차적 운전
시간 조건을 넣어 자동으로 켜지게 하자.

41/132